$F\ i\ 1\ e\ : M\ a\ y \quad \ 3\ 0\ ,\ \ 1\ 9\ 8\ 8$ 

Priority:

Disclos.: Dec. 6, '89 Examination: Request.

Assign. : SUMITOMO DENKI KOGYO

1 Claim

Title: Chip Career

Fig. 3 shows conventional optical receiveing module, where chip career 2 is installed on a hybrid IC substrate 6.
7 in Fig. 4 is PIN photo diode.
Optical fiber core 1a is metalized and soldered on a mount 5 which is fixed in a metal package 3.

It's hard to get a good alignment with such structure, and the invention claims a structure where the optical fiber mount and chip career is formed in one body.

Fig. 1 shows one embodiment.

10: chip career 11: fiber mount

10, 11 are made of, for example, ceramic.

13, 14:metalized 12:V groove for fiber but V or some groove is not a necessary condition.

Fig. 2.

6: IC substrate

Only fine alignment is necessary and it is done by minute moving of optical fiber in the V groove, then the fiber is fixed by solder.

## 特開平1-302214(3)

また、本実施例には、チップキャリア10と固定台11との接続部の底面にV海16が形成されているが、これは、割り滑であり、固定台11を不要とする場合に、この割り滞に沿って2分割すれば、チップキャリア10から固定台11を簡単に分離することができる。

また、本実施例では、光作動部品としてPINフォトダイオード?が用いられているが、その他の受光素子を搭載するチップキャリアにも適用できるし、半導体レーザ、LEDなどのような発光素子を搭載するチップキャリアにも適用できる。
(発明の効果)

以上説明したように、本発明のチップキャリアによれば、光作動部品と固定台との位置関係が固定されるので、固定台の上に固定される光ファイバの光作動部品に対する位置合わせは、微調整のみで十分となり、作業性を大幅に向上させることができる。

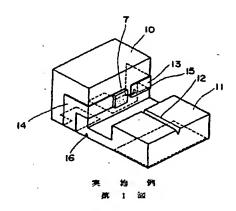
4. 図面の額単な説明

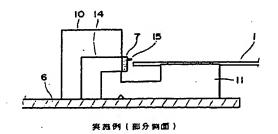
· Significa

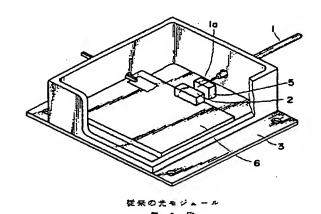
第1図は、本鬼明の一実施例を示す斜視図、第 2図は、その部分側面図、第3図は、従来の光モジュールを示す斜視図、第4図は、その部分側面 図である。

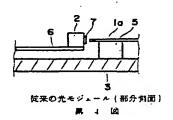
7 … P I N フォトダイオード、10 … チップキャリア、11 … 固定台、12 … V 満、13.14 … メタライズド部。

特許出願人 住友電気工業株式会社 代理人弁理士 長谷川 芳 樹 岡 塩 田 辰 也









### ⑩ 日本国特許庁(JP) ⑩ 特許出願公開

# @ 公開特許公報(A) 平1-302214

⑤Int. Cl. 4

識別記号

庁内整理番号

43公開 平成1年(1989)12月6日

G 02 B 6/42

8507-2H

請求項の数 1 (全3頁) 。審査請求 有

チップキヤリア 60発明の名称

②特 顧 昭63-131979

匈出 願 昭63(1988)5月30日

加発 明 者

神奈川県横浜市栄区田谷町1番地 住友電気工業株式会社

横浜製作所内

住友電気工業株式会社 の出 類 人

大阪府大阪市東区北浜5丁目15番地

弁理士 長谷川 芳樹 外3名

#### 1. 発明の名称

チップキャリア

#### 2. 特許請求の範囲

光ファイバと光結合される光作動部品を搭載す るチップキャリアにおいて、前記光ファイバをろ う材により固定するための固定台が一体に形成さ れているチップキャリア。

### 3. 発明の詳細な説明

#### 〔産業上の利用分野〕

本発明は、光モジュールなどの内部において、 光ファイバと光結合される半導体レーザ、PIN フォトダイオードなどの光作動部品を固定するチ ップキャリアに関するものである。

#### 【従来の技術】

光を情報伝達媒体として使用するデータリンク、 光LANなどの光通信システムにおいては、光モ

ジュールがよく用いられている。第3回にその一 例を示す。この光モジュールは光ファイバと PINフォトダイオードとを光結合した受信用の 光モジュールであり、光ファイバの先端から出射 された光が受光素子たるPINフォトダイオード の受光部に入射するようになっている。

この光モジュールにおいては、PINフォトダ イオードを搭載したチップキャリア2が、図示省 略したコンデンサ、抵抗、IC等の電子部品が搭 載されるハイブリッド1C 芸板 6 上に 固定されて いる。一方、光ファイバ1は先端部1まにてコア 部が露出されており、この露出部には金属メッキ が施されいわゆるメタライズドファイバ部が形成 されている。そして、このメタライズドファイバ 郎が形成された光ファイバ1の先蟾部18は、 PINフォトダイオードを搭載したチップキャリ ア2の近傍において、金属製のパッケージ3上に 固設された固定台5の上に正確に位置決めされた 後、ガう付けされてそこに固定されている。

## (免明が解決しようとする課題)

第4図は、上記従来の光モジュールにおける光 結合部の部分側面図である。同図から判るように、 チップキャリア2はハイブリッドIC茲板6の上 に載置される一方、固定台5はパッケージ3に直 接ろう付けされているため、ハイブリッド1C茲 板6とパッケージ3との位置合わせが不適当であ ると、光ファイバ1の位置合わせが極めて困難と なる。すなわち、ハイブリッドIC芸板6がパッ ケージ3の底面から不必要に離れて取り付けられ た場合には、PINフォトダイオード7の位置が 高くなってしまい、光ファイバ1を固定台5から 大きく離した位置でろう付けを行わなければなら い。逆に、ハイブリッドIC基板6がパッケージ 3の底面に必要以上に近づいて取り付けられた場 合は、固定台5自身の高さを低くしない限り調整 不能となってしまう。また、ハイブリッドIC基 板6がパッケージ3の底部に対して斜めに取り付 けられてしまったような場合には、PINフォト ダイオード7の光軸と光ファイバ1の光軸を一致

ズド部14は当該PINフォトダイオード7の歓 置面では交する一方の側面を経由してに面までで びている。また、PINフォトダイオード7の歌 びている。また、PINフォトダイオード7のア ノードとワイヤ15を介して電気的に接続される メタライズド部13が、PINフォトダイオード 7の戦闘面から、この面と直交する他方の側面を 程由して底面まで延びている。一方、、固定台11 の上面には、光ファイバ1をガイドする V 溝12 が形成されている。

第 2 図は本実施例のチップキャリア 1 0 をハイブリッド I C 基板 6 に取り付け、さらに固定台 1 1 の V 海 1 2 に光ファイバ 1 を 軟せた状態を示す部分側面図である。 P I N フォトダイオード 7 のアノードおよびカソードの各端子は、 それぞれメタライズド部 1 3 および 1 4 を介してチップキャリア 1 0 の底面まで 導かれており、 それぞれが ハイブリッド 1 C 基板 6 の所定のバッド部とダイボンドされている。

光ファイバ1は、V溝12内に破留されるだけでPINフォトダイオード7と対向することにな

させることが非常に困難となる。

本発明の課題は、このような問題点を解消する ことにある。

# (課題を解決するための手段)

上記課題を解決するために、本発明のチップキ + リアは、光ファイバをろう材により固定するた めの固定台が一体に形成されているものである。 「作用)

光作動部品と固定台との位置関係が固定されるので、固定台の上に固定される光ファイバの光作動部品に対する位置合わせは、微調整のみで十分となる。

#### (実施例)

第1回は、本発明の一変施例を示す斜視図である。チップキャリア10は、下部において固定台11と一体に、例えばセラミックスなどの材料により形成されている。チップキャリア10の固定台11と対向する側面にはPINフォトダイストアの底面(カソード)と電気的に接続するメタライズド部14が形成されており、このメタライ

りおおまかな位置決めは達成される。その後、 図示省略した位置決め手段を用いて、 光ファイバ 1を V 滞 1 2 内においてミクロンオーダーで上下左右に移動させる。最適な位置決めが確定した後は、 ろう材を用いて光ファイバ 1 を固定台 1 1 に固定する。

ここで、ろう材を用いた光ファイバ1の固定手順を簡単に説明する。まず固定台5上でろう材を加熱し溶験させる。溶験したろう材は、 V 満12の表面と光ファイバ1との隙間に充填される。ついで、加熱を止め溶けたろう材をさまして固化させることにより、 光ファイバ1が V 溝12内において固定台11に固定される。

なお、本実施例の V 満12は、光ファイバ1の ろう付けを強固に且つ容易にするものではあるが、 必ずしも必要な構成要件ではなく、固定台11の 上面を平坦なままとしておいても良い。 もちろん、 V 溝12に代えて、 U 字形やコの字形の断面を有 する溝を用いても良い。

#### 特開平1-302214(3)

また、本実施例には、チップキャリア10と固定台11との接続部の底面に V 沸16が形成されているが、これは、割り溝であり、固定台11を不要とする場合に、この割り溝に沿って 2 分割すれば、チップキャリア10から固定台11を簡単に分離することができる。

また、本実施例では、光作動部品としてPINフォトダイオード7が用いられているが、その他の受光素子を搭載するチップキャリアにも適用できるし、半導体レーザ、LEDなどのような発光素子を搭載するチップキャリアにも適用できる。 (発明の効果)

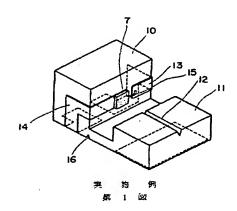
以上説明したように、本発明のチップキャリアによれば、光作動部品と固定台との位置関係が固定されるので、固定台の上に固定される光ファイバの光作動部品に対する位置合わせは、微調整のみで十分となり、作業性を大幅に向上させることができる。

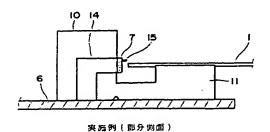
#### 4. 図面の簡単な説明

第1図は、本発明の一実施例を示す斜視図、第 2図は、その部分側面図、第3図は、従来の光モジュールを示す斜視図、第4図は、その部分側面 図である。

7 ··· P I N フォトダイオード、10 ··· チップキャリア、11 ··· 固定台、12 ··· V 満、13, 14 ··· メクライズド部。

特許出願人 住友電気工業株式会社 代理人弁理士 長谷川 芳 樹 間 塩 田 辰 也





第 2 运

